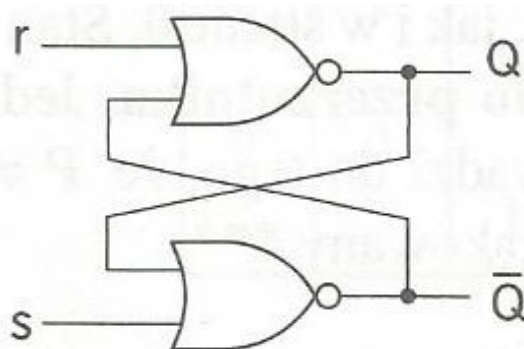
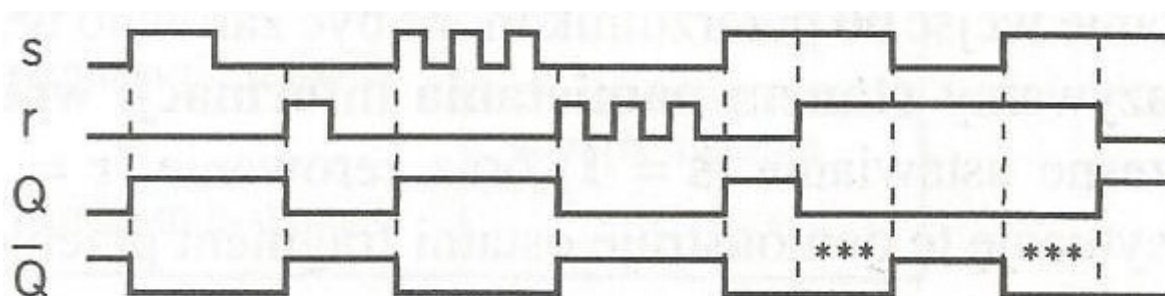


Temat: **Przerzutniki asynchroniczne (2 godz)**

1. Przerzutnik asynchroniczny rs na bramkach NOR



Schemat przerzutnika rs

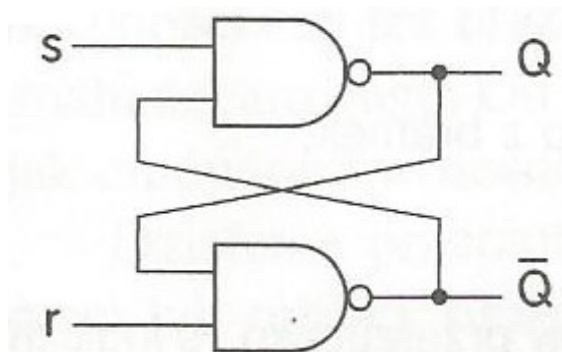


Przebiegi czasowe: r i s - przykładowe sygnały wejściowe, Q i (Q z kreską – negacja) – sygnały wyjściowe

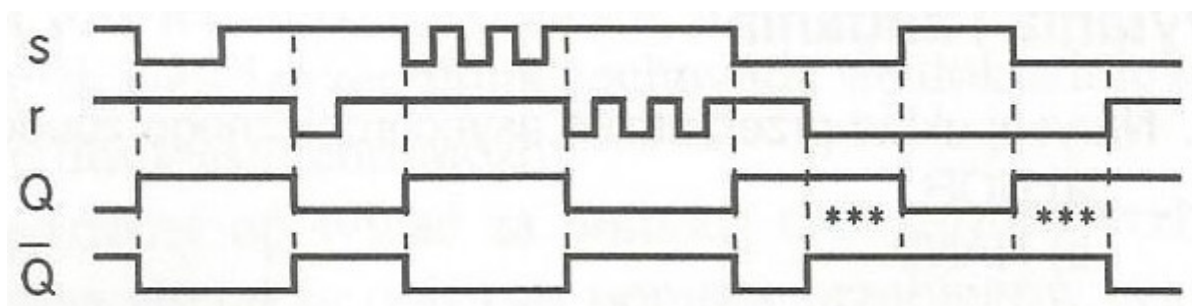
r	s	$Q \bar{Q}$	Stan stabilny
1	1	0 0	stan wejść logicznie zabroniony
1	0	0 1	przerzutnik ustawiony w stan 0
0	1	1 0	przerzutnik ustawiony w stan 1
0	0	0 1	} stan pamiętania
		1 0	

Stany stabilne przerzutnika zbudowanego z bramek NOR

2. Przerzutnik asynchroniczny rs na bramkach NAND



Schemat przerzutnika rs



Przebiegi czasowe: r i s - przykładowe sygnały wejściowe, Q i (Q z kreską – negacja) – sygnały wyjściowe

r	s	Q \bar{Q}	Stan stabilny
0	0	1 1	stan wejść logicznie zabroniony
0	1	0 1	przerzutnik ustawiony w stan 0
1	0	1 0	przerzutnik ustawiony w stan 1
1	1	0 1	pamiętanie stanu 0
		1 0	pamiętanie stanu 1
			} stan pamiętania

Stany stabilne przerzutnika zbudowanego z bramek NAND

Pytania przesyłać pod adres mail: jarolegosz.com@wp.pl

Pozdrawiam

J.Łęgosz